(19) 世界知的所有権機関 国際事務局





(43) 国際公開日 2005年10月6日(06.10.2005)

PCT

(10) 国際公開番号 WO 2005/093982 A1

(51) 国際特許分類7: H04J 15/00, H04B 7/04, 7/06

(21) 国際出願番号: PCT/JP2005/004093

(22) 国際出願日: 2005年3月9日(09.03.2005)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:

特願2004-093549 2004年3月26日(26.03.2004)

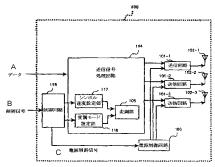
- (71) 出願人 (米国を除く全ての指定国について): 日本電気 株式会社 (NEC CORPORATION) [JP/JP]; 〒1088001 東京都港区芝五丁目7番1号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 丸橋 建一 (MARUHASHI, Kenichi) [JP/JP]; 〒1088001 東京都

港区芝五丁目7番1号日本電気株式会社内 Tokyo (JP). 嶋脇 秀徳 (SHIMAWAKI, Hidenori) [JP/JP]; 〒 1088001 東京都港区芝五丁目7番1号日本電気株 式会社内 Tokyo (JP).

- (74) 代理人: 宮崎昭夫, 外(MIYAZAKI, Teruo et al.); 〒 1070052 東京都港区赤坂1丁目9番20号第16興 和ビル8階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

/続葉有/

- (54) Title: RADIO COMMUNICATION DEVICE
- (54) 発明の名称:無線通信機



DATA

B... CONTROL SIGNAL 119... CONTROL CIRCUIT

104... TRANSMISSION SIGNAL PROCESSING CIRCUIT

SYMBOL SPEED SETTING UNIT

118... MODULATION MODE SETTING UNIT

105... MODULATION UNIT

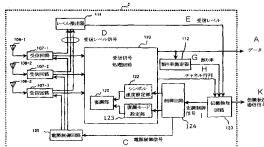
C... POWER SUPPLY CONTROL SIGNAL 101-1... TRANSMISSION CIRCUIT

101-2... TRANSMISSION CIRCUIT 101-3... TRANSMISSION CIRCUIT

103... POWER SUPPLY CONTROL CIRCUIT 107-1... RECEPTION CIRCUIT

107-2... RECEPTION CIRCUIT

107-3... RECEPTION CIRCUIT



111... LEVEL DETECTOR

109... POWER SUPPLY CONTROL CIRCUIT D... RECEPTION LEVEL SIGNAL

RECEPTION LEVEL

CHANNEL MATRIX

MODULATION CONTROL SIGNALPROPAGATION CONDITION COMMUNICATION SIGNAL

.. RECEPTION SIGNAL PROCESSING CIRCUIT

120... DEMODULATION UNIT

. SYMBOL SPEED SETTING UNIT

DEMODULATION MODE SETTING UNIT 123

. ERROR RATIO MEASUREMENT UNIT

. CONTROL CIRCUIT

123... PROPAGATION DETECTION CIRCUIT

(57) Abstract: A radio communication device includes a transmitter, a receiver, propagation detector, and a symbol speed setting unit. The transmitter has a plurality of antennas, a plurality of transmission circuits, and a transmission signal processing circuit. The transmission signal processing circuit has a modulation unit for modulating inputted transmission data so as to generate a plurality of transmission signals and outputs them to a transmission circuit. The receiver has a plurality of antennas, a plurality of reception circuits, and a reception signal processing circuit. The reception signal processing circuit has a demodulation unit for demodulating the reception signal outputted from each of the reception circuits so as to generate reception data. The propagation detector detects



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

国際調査報告書

propagation state of a radio wave. According to the detection result in the propagation detector, the symbol speed setting unit selects a speed of symbol to be communicated from a plurality of symbol speeds and sets it on the modulation unit and the demodulation unit

(57) 要約: 無線通信機は送信機と受信機と伝搬検知部とシンボル速度設定部を有する。送信機は複数のアンテナと複数の送信回路と送信信号処理回路を有する。送信信号処理回路は、変調部を備え、入力された送信データを変調部で変調して複数の送信信号を生成し、送信回路に出力する。受信機は複数のアンテナと複数の受信回路と受信信号処理回路を有する。受信信号処理回路は、復調部を備え、各受信回路から出力された受信信号を復調部で復調して受信データを生成する。伝搬検知部は電波の伝搬状態を検知する。シンボル速度設定部は、伝搬検知部での検知結果に基いて、通信するシンボル速度を複数のシンボル速度の中から選択して変調部と復調部に設定する。

WO 2005/093982 1 PCT/JP2005/004093

明細書

無線通信機

技術分野

[0001] 本発明は、空間多重方式を利用した無線通信システムに関する。 背景技術

- [0002] 近年、マイクロ波を利用した携帯電話、無線LAN(Local Area Network)等の 無線通信システムにおいては、変復調の多値化や搬送波のマルチキャリア化により 高速化が図られている。しかしながら使用できる周波数帯域が狭いため、高速化に は限界がある。例えば、多値PSK(Phase—shift Keying)を用いた場合は、誤り率 の劣化が生じる他、発振器の位相雑音や周波数安定性などに極めて高い性能レベ ルが必要とされる。一方、OFDM(Orthogonal Frequency Division Multiple xing:直交波周波数分割多重)によりマルチキャリア化を行った場合、帯域は、サブ キャリア数にシンボル速度を乗じたもので規定され、高速化に伴い広帯域が必要に なる。また、ピーク電力と平均電力の差が大きく、一般には低歪な送信増幅器が必要 になるという問題が知られている。
- [0003] そこで、マイクロ波帯でMIMO(Multi-Input Multi-Output)技術を適用した 無線通信システムが開発されている。図1は、この方式を利用した無線通信機のブロ ック図である。送信機500は、送信回路501-1~3とアンテナ502-1~3と送信信号 処理回路504とを備える。送信データは、送信信号処理回路504で信号処理され、 送信回路501-1~3によりアンテナ502-1~3から電波として発射される。受信機5 06は、アンテナ508-1~3と受信回路507-1~3と受信信号処理回路510とを備え る。アンテナ508-1~3により感受された電波を受信回路507-1~3で受信信号に 変換し、受信信号処理回路510により信号処理されて受信データが出力される。ま た、受信信号処理回路510は、チャネル行列を出力する。即ち、MIMO方式の無線 通信機は、アンテナと送信機およびアンテナと受信機とで構成される、あるいは、複 数のアンテナと複数の送受信機とで構成される無線通信機であり、空間多重方式に より通信を行う。

- [0004] マルチパスを含め、直交化できる通信路(独立な空間伝送路)の数の範囲において、伝送速度はアンテナの数(送信アンテナ数と受信アンテナ数の少ない方)に比例する。したがって、同一周波数、同一の時間を用いながら伝送速度を向上させることができる。また、時空間符号化を利用することにより、空間ダイバーシチー効果を生じ、良好なSNR(Signal to Noise Ratio:信号対雑音比)が得られる。
- [0005] また、一般に周波数が高くなると、電波の直進性が強くなり、伝搬環境が異なってく る。この伝搬環境が変わる周波数は、およそ10GHz前後といわれており、それ以上 の周波数では見通し外通信が困難になる。例えば、国際電気通信連合の勧告("Pr opagation data and prediction methods for the planning of indoor radio communication systems and radio local area networks in th e frequency range 900 MHz to 100 GHz" ITU-R, P. 1238-3, 2 003年4月)によれば、伝搬時の距離に対する電波の減衰量を表す電力損失係数(p ower loss coefficients)は、オフィス内では0.9~5.2GHzにおいて28~32で あるのに対し、60GHzにおいては22となっている。自由空間損失の場合は20であ るから、60GHzというような高い周波数では散乱や回折などの影響が少ないものと考 えられる。マルチパスに関しては、電波強度が強い場合があるが、経路としては比較 的少ないものと考えられている。なお、ミリ波(例えば60GHz帯)を利用した無線シス テムとしては、K. Ohataらによる文献(IEEE MTT-S International Microwa ve Symposium. Digest, June 2003, pp. 373-376)などに記載されてい る。用いられている変調方式はASK(デジタル振幅変調)であり、無線通信として高 速な1.25Gビット/秒が実現されている。

発明の開示

発明が解決しようとする課題

[0006] MIMO技術を取り入れた無線通信機は、送受信回路を複数動作させるために消費電力が大きくなる。送信信号処理回路は、チャネル行列を推定し、複数の送信回路に送信信号を変換・分配し、また、受信信号処理回路は、複数の受信回路からの受信信号を合成・変換する機能を有し消費電力が大きい。また、高速のD/A変換回路(DAC)、A/D変換回路(ADC)、時空間符号化回路などによっても消費電力が

増大する。

[0007] 唐沢らの文献(2003年電子情報通信学会ソサイエティ大会講演論文集1、SS-30 、講演番号TB-2-1)によれば、アンテナ間隔が半波長以上あれば、マルチパスが 広い角度範囲で到来する場合、チャネル応答行列の構成要素は無相関に変動する 。このときに伝送容量が増大するが、例えば2.4GHzでは半波長は約6cmとなって しまう。さらに、見通し内通信で局所的な散乱がない場合、アンテナ間隔は相当距離 広げることが望ましい。D. Gesbertらによる文献(IEEE Journal on Selected Areas in Communications, Vol. 21, No. 3, April, 2003)には、この ような場合の携帯電話システムにおける基地局用4素子アンテナの素子間隔として1 0波長が例示されている。このようなアンテナ間隔は、携帯端末やオフィスや家庭で 用いるマイクロ波無線通信機に適用することは、大きさの観点から現実的ではない。 ミリ波(例えば60GHz帯)を利用した無線システムでは、変調指数の低いASK(Am plitude Shift Keying), FSK (Frequency Shift Keying), BPSK (Binary Phase Shift Keying)が用いられ、主としてアンテナビームを絞ったポイント間(P oint-to-Point) 通信が多く利用されている。一方アンテナビームを広げた場合、特 に屋内通信においてはマルチパス干渉の影響で、信号品質の劣化、あるいは伝送 不能に陥るなどの問題が生じる。これはシンボル速度を上げると、遅延時間(直接波 と反射波の到来時間の差)の広がりがシンボル長に比較して相対的に大きくなり、シ ンボル間干渉を引き起こすためである。また、シンボル速度を下げて、シンボル間干 渉を回避しながら高速性を保つために、多値QAM(Quadrature Amplitude M odulation)やQAMを1次変調とし、OFDMを2次変調として用いた無線通信機が 用いられる。しかしながら、発振器の低位相雑音特性、周波数安定性、送信増幅器 の高線形性が必要となり、特にミリ波の無線機を構成するためには、複雑、高価格、 大型サイズになることなどが、実用上の問題となっていた。

[0008] 本発明の目的は、消費電力を抑制しながら高速伝送し、マルチパス干渉による通信途絶が発生し難く、小型化された無線通信機を提供することにある。 課題を解決するための手段

[0009] 本発明の第1の態様によれば、無線通信機は、

送信RF信号に基づいて電波を発射する複数の送信アンテナと、

複数の送信信号に基づいて前記複数の送信アンテナの各々に前記送信RF信号を供給する複数の送信回路手段と、

変調手段を備え、入力された送信データを前記変調手段で変調して前記複数の送信信号を生成し、前記送信回路手段に出力する送信信号処理手段と、

を含む送信機と、

前記送信装置から電波を感受して受信RF信号を出力する複数の受信アンテナと、 前記複数の受信アンテナの各々から入力される前記受信RF信号に基づいて受信 信号を出力する複数の受信回路手段と、

復調手段を備え、前記各受信回路手段から出力された受信信号を前記復調手段で復調して受信データを生成する受信信号処理手段と、

を含む受信機と

前記電波の伝搬状態を検知する伝搬検知手段と、

検知された伝搬状態に基づいて、複数のシンボル速度の中から使用するシンボル 速度を選択し、前記変調手段と前記復調手段に設定するシンボル速度設定手段と を有する。

[0010] 本発明の第2の熊様によれば、無線通信機は、

送信RF信号に基づいて電波を発射する複数の送信アンテナと、

複数の送信信号に基づいて前記複数の送信アンテナの各々に前記送信RF信号を供給する複数の送信回路手段と、

相異シンボル速度を有する複数の変調手段を備え、入力された送信データを、前記複数の変調手段の中から選択された変調手段で変調して前記複数の送信信号を 生成し、前記送信回路手段に出力する送信信号処理手段と、

を含む送信機と、

電波を感受して受信RF信号を出力する複数のアンテナと、

前記複数の受信アンテナの各々から入力される前記受信RF信号に基づいて受信信号を出力する複数の受信回路手段と、

相異シンボル速度を有する複数の復調手段を備え、前記各受信回路手段から入

力された受信信号を、前記複数の復調手段の中から選択された復調手段で復調して受信データを生成する受信信号処理手段と、

を含む受信機と、

前記電波の伝搬状態を検知する伝搬検知手段と、

検知された伝搬状態に基づいて、前記複数の変調手段と前記複数の復調手段からそれぞれ各1つの変調手段と復調手段を選択する変調手段/復調手段選択手段と を有する。

[0011] マルチパス干渉の強弱に応じて、シンボル速度を制御することにより、消費電力を 最適にしながらの高速伝送が可能となる。また、周波数10GHz以上、特にミリ波(30 GHz〜300GHz)を利用した無線通信機の場合、アンテナを複数アレイ状に並べた としても、無線通信機を小型に構成できる。さらにマルチパス干渉が弱い場合、直接 変復調モードで動作させることにより、高速化、低消費電力化が実現できる。一方マ ルチパス干渉が強い場合では、消費電力は増加するものの、マルチパス干渉による 通信途絶の可能性が減少でき、ある程度の伝送速度を維持しながら通信を継続する ことが可能となる。

図面の簡単な説明

グラフである。

[0012] 「図1]図1は従来の無線通信機のブロック図である。

[図2]図2は本発明の第1の実施の形態による無線通信機のブロック図である。[図3]図3は第1の実施の形態におけるシンボル速度を決める処理のフローチャート

である。 [図4]図4はマルチパス干渉の強弱を規定する受信電力と誤り率の関係の例を示す

[図5]図5はMIMOにおける独立な空間伝送路数とマルチパスの度合いの関係を示すグラフである。

[図6]図6は第1の変形例におけるシンボル速度を決める処理のフローチャートである

[図7]図7は第2の変形例におけるシンボル速度と変調の多値数を決める処理のフローチャートである。

[図8]図8は第3の変形例におけるシンボル速度と変調の多値数を決める処理のフローチャートである。

[図9]図9は第4の変形例におけるシンボル速度を決める処理を含む処理のフローチャートである。

[図10]図10は第5の変形例におけるシンボル速度と変調の多値数を決める処理を含む処理のフローチャートである。

[図11]図11は本発明の第2の実施の形態による無線通信機のブロック図である。

[図12]図12は第2の実施の形態における送受信機の設定に関わる処理のフローチャートである。

[図13]図13は本発明の第2の実施の形態の変形例の無線通信機のブロック図である。

[図14]図14は本発明の第3の実施の形態による無線通信機のブロック図である。

[図15]図15は第3の実施の形態における送受信機の設定に関わる処理のフローチャートである。

[図16]図16は本発明の第4の実施の形態による無線通信機のブロック図である。

[図17]図17は本発明の第5の実施の形態による無線通信機のブロック図である。

[図18]図18は本発明の第5の実施の形態の変形例による無線通信機のブロック図である。

[図19]図19は本発明の第6の実施の形態による無線通信機のブロック図である。 発明を実施するための最良の形態

「0013] [第1の実施の形態]

図2を参照すると、本発明の第1の実施の形態による無線通信機は送信機100と受信機106と具備する。通常、通信は双方向であるため、この無線通信機が複数対向して通信を行う。ここでは、送信機100と受信機106とはそれぞれ、対向する無線通信機の送信機と受信機である。

[0014] 送信機100は、アンテナ102-1〜3と、アンテナ102-1〜3にそれぞれ接続された 送信回路101-1〜3と、電源制御回路103と、送信信号処理回路104と、制御回路 119とを具備する。

- WO 2005/093982 7 PCT/JP2005/004093
- [0015] 電源制御回路103は、制御回路119からの電源制御信号に基づいて、送信回路101-1~3に供給される電源を制御する。送信信号処理回路104は、変調の他に、MIMO処理に関わる符号化、重み付け/マッピングの少なくとも1つの機能を備える。また、送信信号処理回路104はシンボル速度設定部117と変調速度設定部118と変調部105を備え、制御回路119からの制御信号によりシンボル速度や変調の多値数を変更することが可能である。この送信信号処理回路104は、送信機100に入力されたデータを変調部105で変調して、送信信号として送信回路101-1~3に出力する。
- [0016] 受信機106は、アンテナ108-1〜3と、アンテナ108-1〜3にそれぞれ接続された 受信回路107-1〜3と、電源制御回路109と、受信信号処理回路110と、レベル検 出器111と、誤り率測定器112、伝搬検知回路123と、制御回路124とを具備する。
- [0017] 電源制御回路109は、制御回路124からの電源制御信号に基づいて、受信回路1 07-1~3に供給される電源を制御する。受信信号処理回路110はシンボル速度設 定部122と復調モード設定部123と復調部120を備え、復調の他に、MIMO処理に 関わる復号、重み付け/デマッピングの少なくとも1つの機能を備える。受信信号処 理回路110は、受信回路107-1~3から入力される受信信号を復調部120で復調し て、受信データとして出力する。また、受信信号処理回路110は、受信回路107-1 ~3から入力される受信信号に基づいてチャネル行列を推定し、出力する。レベル検 出器111は、受信回路107-1~3から入力される受信レベル信号に基づいて受信レ ベルを検出し、出力する。誤り率測定器112は、受信信号処理回路110から出力さ れる受信データに基づいて、ビットエラーレートまたはフレームエラーレートを測定し 、誤り率を出力する。伝搬検知回路123は受信レベル、誤り率、チャネル行列を入力 し、マルチパス干渉の強弱を判定し、変調制御信号と、これと等価な伝搬状況通信 信号を出力する。制御回路124は電源制御回路109に電源制御信号を出力すると ともに、変調制御信号に基づきシンボル速度設定部122と復調モード設定部123に それぞれシンボル速度、復調モードを設定する。また、伝搬状況通信信号は通信装 置106の制御回路119に送られ、制御回路119はシンボル速度設定部117と変調 モード設定部118にシンボル速度、変調モードをそれぞれ設定する。

- [0018] この無線通信機において、シンボル速度は、図3に示されるようにして決定される。 まず、伝搬検知回路123は、ステップ1011に、レベル検出器111から出力される受 信レベル、誤り率測定器112から出力される誤り率、受信信号処理回路110から出 力されるチャネル行列などに基づいて、マルチパス干渉の強弱を推定する。ステップ 1002に、マルチパス干渉が強いかどうか判定する。干渉が強いと判定された場合、 伝搬検知回路123は、シンボル速度を低く設定する変調制御信号および伝搬状況 通信信号を出力する。制御回路119は伝搬状況通信信号を受けて、シンボル速度 設定部117により、ステップ1003に、変調部105のシンボル速度を下げる。また、制 御回路124は、シンボル速度設定部122により、復調部120のシンボル速度を下げ る。ステップ1002において、干渉が弱いと判定された場合、伝搬検知回路123は、 シンボル速度を高く設定する変調制御信号および伝搬状況通信信号を出力する。 制御回路119は、ステップ1004に、シンボル速度設定部117により変調部105のシ ンボル速度を上げる。また、制御回路124は、シンボル速度設定部122により復調部 120のシンボル速度を上げる。シンボル速度が決定されると、以降通常のデータ伝 送である通信が行なわれる。
- [0019] 本実施の形態では、信号伝搬状態に基づいてマルチパス干渉の度合いを判定することが重要な特徴である。ここでは明示しないが、自局または他局の信号伝搬状態を、他局との同期確立を行うプリアンブル期間、またはデータ伝送が行われている通信中の期間に知ることができる。通信中においては、データ伝送されるデータの一部として送信される他局の信号伝搬状態を受信することができる。また、自局の信号伝搬状態を他局に送信する。
- [0020] 信号伝搬状態は、レベル検出器111から出力される受信レベル、誤り率測定器11 2から出力される誤り率、受信信号処理回路110から出力されるチャネル行列から計算される。信号伝搬状態は、通信に寄与できる独立した空間伝送路の数、誤りによる再送信要求の率、などで表すことができる。例えば、図4に示されるように、受信電力と誤り率の関係からマルチパス干渉の強弱を規定しておき、受信電力が高いにも関わらず誤り率(または誤りによる再送信要求の率)が高い場合をマルチパス干渉が強いと規定しておくことが可能である。また、図5に示されるように、推定されるチャネル

行列から計算される固有値から通信に寄与できる独立した空間伝送路の数を判断し、マルチパス干渉の度合いを決めることも可能である。これらの方法を組合せたり、マルチパス干渉の度合いを段階的に規定したりすることもできる。さらに当然ながら最初にシンボル速度を低く設定し、その後段階的に高く設定していく方法も使用可能である。

- [0021] 本実施の形態では、マルチパス干渉の度合いが小さいときには、シンボル速度を 高く設定することにより高速伝送が可能になる。なお、このような場合には、相関帯域 幅が広くなることが多く、高シンボル速度、すなわち広帯域な伝送に有利となってい る。
- [0022] また、周波数10GHz以上、特にミリ波(30GHz〜300GHz)を利用した無線通信機の場合、複数のアンテナをアレイ状に並べたとしても、マイクロ波帯を利用した場合に比べてアンテナサイズは小さい。例えば、60GHzを利用した場合、アンテナ間隔は、半波長ならば約2.5mm、10波長ならば約2.5cmであり、大きさの点からは、携帯端末、オフィスや家庭で用いる無線通信機に適用可能である。
- [0023] 次に、第1の実施の形態の第1の変形例を、図6を参照して説明する。第1の変形 例では、シンボル速度を決める処理の別の例を示す。第1の変形例では、無線通信 機は、構成としては第1の実施の形態と同様であり、変調制御信号および伝搬状況 通信信号によりシンボル速度を変化させることができる。
- [0024] まず、初期状態として、ステップ2001に、シンボル速度設定部117,122にシンボル速度を高く設定する。即ち、変調部105、復調部120を高いシンボル速度に設定する。ステップ2002に、誤り率測定器112により誤り率を測定する。ステップ2003に、伝播検知回路123は、この誤り率が通信に十分許容できる範囲にあるか否かを判断する。誤り率が十分許容できるものでなければ、ステップ2004に、変調制御信号および伝搬状況通信信号によりシンボル速度を一段低く設定する。即ち、変復調部105、120のシンボル速度を一段下げる。その後、ステップ2002に戻って、新しい条件で再度誤り率を測定し、誤り率が十分許容できる範囲になるまでシンボル速度は引き下げられる。したがって、シンボル速度は誤り率が十分低くなるまで下げられる。

このプロセスは、通信の前に行うこともできるが、データ通信の途中でもビット誤り率

[0025]

、フレーム誤り率、パケット誤り率、再送要求率(再送率)などを監視し、これらの数値が十分低くなるように適宜シンボル速度を低くすることもできる。また、誤り率等が十分低くなればマルチパス干渉が低減したと判断し、再度伝送速度が高くなるようシンボル速度を上げるプロセスも含むことができる。本変形例では、第1の実施の形態と同様な効果が得られるが、高速伝送のためのより状況に応じた条件設定が可能となる。

- [0026] 第1の実施の形態の第2の変形例を、図7を参照して説明する。第2の変形例では、シンボル速度と変調の多値数を決める手続きの例を示す。無線通信機は、構成としては第1の実施の形態と同様であり、変調制御信号および伝搬状況通信信号により、変調の多値数やシンボル速度を変化させることができる。
- [0027] まず、ステップ3001に、伝搬検知回路123はマルチパス干渉の強弱を推定する。ステップ3002で、干渉が弱いと判定された場合には、ステップ3003に、シンボル速度を高く、変調の多値数を小さく設定する。即ち、シンボル速度設定部117、122、変調モード設定部118、123をそのように設定する。干渉が強いと判定された場合には、ステップ3004に、シンボル速度を低く、変調の多値数を大きく設定する。即ち、シンボル速度設定部117、122、変調モード設定部118、123をそのように設定する。このようにして設定されたシンボル速度と変調の多値数とを用いて、以降の通信を行う。
- [0028] マルチパス干渉の判定としては、第1の実施の形態で説明したものと同様に行うことができる。本変形例においては、マルチパス干渉の度合いが小さいときには、シンボル速度を高くすることにより高速伝送が可能となる。一方、マルチパス干渉が強くて相関帯域幅が狭いときでも、シンボル速度を低くし、信号帯域を狭くすることにより効率よく伝送することができる。
- [0029] 次に、第1の実施の形態の第3の変形例を、図8を参照して説明する。第3の変形例では、シンボル速度と変調の多値数を決める他の処理の例を示す。第3の変形例の無線通信機は、構成としては第1の実施の形態と同様であり、変調制御信号および伝搬状況通信信号により、変調の多値数やシンボル速度を変化させることができる。

- [0030] まず、ステップ4001に、シンボル速度設定部117、122に初期状態としてシンボル速度を高く設定し、変調の多値数を小さく設定する。ステップ4002に、誤り率測定器112により誤り率を測定する。ステップ4003に、この誤り率が通信に十分許容できる範囲にあるか否かを判断する。誤り率が十分許容できるものでなければ、ステップ4004に、変調の多値数を上げ、シンボル速度を低く設定する。ステップ4002に戻って新しい条件で誤り率を測定する。誤り率が十分許容できる範囲になるまで、シンボル速度は引き下げられ、多値数は上げられる。したがって、シンボル速度は、誤り率が十分低くなるまで下げられ、多値数は上げられる。
- [0031] このプロセスは、通信の前に行うこともできるが、データ通信の途中でもビット誤り率、フレーム誤り率、パケット誤り率、再送要求率などを監視し、これらの数値が十分低くなるようにシンボル速度を適宜低くし、多値数を適宜上げることもできる。また、誤り率等が十分低くなればマルチパス干渉が低減したと判断し、再度伝送速度が高くなるようシンボル速度を上げるプロセスも含むことができる。本変形例では、第2の変形例と同様な効果が得られるが、高速伝送のためのより状況に応じた条件設定が可能となる。
- [0032] 第1の実施の形態の第4の変形例を、図9を参照して説明する。第4の変形例では、シンボル速度を決める手続きを含む動作プロセスの例を示す。無線通信機は、構成としては第1の実施の形態と同様であり、変調制御信号および伝搬状況通信信号によりシンボル速度を変化させることができる。
- [0033] まず、ステップ5001に、例えば第1の実施の形態に記載した方法に従ってマルチパス干渉の強弱を推定する。ステップ5002で、干渉が強いと判定された場合には、ステップ5005に、シンボル速度を低く設定する。一方、干渉が弱いと判定された場合には、ステップ5003に、シンボル速度を高く設定する。この場合には、ステップ5004に、消費電力を抑えるために伝送速度に寄与しない送信回路および受信回路の電源を電源制御回路103、109によりオフにする。即ち、動作していない回路の電源を落として消費電力を抑制する。
- [0034] マルチパス干渉が少なく、見通しが利く環境では、アンテナ素子間の相関が強まる ため、MIMO技術を採用しても、伝送容量の増大や空間ダイバーシチー効果が得ら

れない。また、周波数としておよそ10GHz以上、特にミリ波(30~300GHz)帯における無線通信では、局所的な散乱が期待できないため、この傾向が特に強い。したがって消費電力の低減を優先させても、通信品質(伝送速度、SNRなど)の点で大きな劣化とはならない。本変形例では、第1の実施の形態と同様な効果が得られると同時に、マルチパス干渉が少ない場合においては不必要な電力を消費することを避けることができる。

- [0035] 第1の実施の形態の第5の変形例を、図10を参照して説明する。第5の変形例では、シンボル速度と変調の多値数を決める処理を含む動作プロセスの別の例を説明する。無線通信機は、構成としては第1の実施の形態と同様であり、変調制御信号および伝搬状況通信信号により、変調の多値数やシンボル速度を変化させることができる。
- [0036] まず、ステップ6001に、例えば第1の実施の形態に記載した方法に従ってマルチパス干渉の強弱を推定する。ステップ6002で、干渉が強いと判定された場合には、ステップ6003に、シンボル速度を低く設定し、変調の多値数を大きく設定する。一方、干渉が弱いと判定された場合には、ステップ6004に、シンボル速度を高く設定し、変調の多値数を大きく設定する。この場合には、ステップ6005に、消費電力を抑えるために伝送速度に寄与しない送信回路および受信回路の電源をオフにする。即ち、動作していない回路の電源を落として消費電力を抑制する。
- [0037] 本変形例は、第4の変形例とは、干渉が弱いと判定された場合には、シンボル速度を高く、変調の多値数を小さく設定し、干渉が強いと判定された場合にはシンボル速度を低く、変調の多値数を大きく設定するところが異なっている。本変形例では、第4の変形例と同様な効果が得られ、高速伝送のためのより状況に応じた条件設定が可能となる。

[第2の実施の形態]

図11は本発明の第2の実施の形態の無線通信機のブロック図を示している。第2 の実施の形態では、直接変復調/非直接変復調モードを使用する。直接変調モードとは、直接送信データを送信キャリアに変調する方式であり、非直接変調モードは、信号処理を施した後に変調し、無線周波数帯にアップコンバートする方式である。

また、直接復調モードは、受信信号から直接受信データに復調する方式であり、非 直接復調モードは、無線周波数帯からダウンコンバートし、復調した後に信号処理を 施して受信データを生成する方式である。

- [0038] 本無線通信機は送信機200と受信機206と具備する。通常、通信は双方向であるため、この無線通信機が複数対向して通信を行う。ここでは、送信機200と受信機206とは対向する無線通信装置の送信機と受信機である。
- [0039] 送信機200は、アンテナ202-1〜4と、アンテナ202-1に接続された非直接変調モードの送信回路201-1と、アンテナ202-2に接続された非直接変調モードの送信回路201-2と、アンテナ202-3に接続された非直接変調モードの送信回路201-3と、アンテナ202-4に接続され、変調部224を内蔵した、直接変調モードの送信回路201-4と、電源制御回路203と、送信信号処理回路204と、制御回路219とを具備する。送信回路201-1〜3は、送信信号処理回路204を介して送信信号が入力され、送信回路201-4は、送信信号処理回路204を介さずに送信信号が直接入力される。
- [0040] 電源制御回路203は、制御回路219からの電源制御信号に基づいて、送信回路2 01-1〜4に供給される電源を制御する。送信信号処理回路204は、変調の他に、 MIMO処理に関わる符号化、変調、重み付け/マッピングの少なくとも1つの機能を 備える。また、送信信号処理回路204は変調部205とシンボル速度設定部217と変 調モード設定部218とを備え、変調制御信号によりシンボル速度や変調の多値数を 変更することが可能である。この送信信号処理回路204は、送信装置200に入力されたデータを変調部205で変調して、送信信号として送信回路201-1〜3に出力する。
- [0041] 受信機206は、アンテナ208-1〜4と、アンテナ208-1に接続された非直接復調 モードの受信回路207-1と、アンテナ208-2に接続された非直接復調モードの受 信回路207-2と、アンテナ208-3に接続された非直接復調モードの受信回路207 -3と、アンテナ208-4に接続され、復調部225を内蔵した、直接復調モードの受信 回路207-4と、電源制御回路209と、受信信号処理回路210と、レベル検出器211 と、誤り率測定器212と、伝搬検知回路224と、制御回路222とを具備する。電源制

御回路209は、制御回路224からの電源制御信号に基づいて、受信回路207-1〜 4に供給される電源を制御する。受信信号処理回路210は、復調の他に、MIMO処 理に関わる復号、重み付け/デマッピングの少なくとも1つの機能を備える。受信信 号処理回路210は、受信回路207-1〜3から入力される受信信号を復調部220で 復調して、受信データとして出力する。また、受信信号処理回路210は、チャネル行 列を推定する機能を有し、受信回路207-1〜3から入力される受信信号に基づいて チャネル行列を推定し、出力する。レベル検出器211は、受信回路207-1〜3から 入力される受信レベル信号に基づいて、受信レベル信号を検出し、出力する。誤り 率測定器212は、受信信号処理回路210と受信回路207-4から出力される受信デ ータに基づいて、ビットエラーレート、またはフレームエラーレートを測定し、誤り率を 出力する。伝搬検知回路223は受信レベル、誤り率、チャネル行列を入力し、マルチ パス干渉の強弱を判定し、変調制御信号と、これと等価な伝搬状況通信信号を出力 する。制御回路224は電源制御回路209に電源制御信号を出力するとともに、変調 制御信号に基づきシンボル速度設定部222と復調モード設定部223にそれぞれシ ンボル速度、復調モードを設定する。また、伝搬状況通信信号は送信装置206の制 御回路219に送られ、制御回路219はシンボル速度設定部217と変調モード設定部 218にシンボル速度、変調モードをそれぞれ設定する。

- [0042] 送信回路201-4、受信回路207-4での変復調方式としては、ASK、FSK、BPS K、QPSK、DQPSKなどのいずれかを用いる。送信回路201-4は入力されたデータを送信キャリアに変調し、受信回路207-4は受信信号からデータを直接復調する。このように変復調することを直接変復調と呼ぶことにする。また、送信回路201-4、受信回路207-4で用いるシンボル速度は、非直接変復調モードの送信回路201-1~3、受信回路207-1~3に比べて高く設定する。非直接変復調モードとしては、多値PSK、多値QAMなどのいずれか、またはこれらを1次変調としたOFDMなどを利用することができる。
- [0043] この無線通信機では、図12に示されるように、送受信回路の動作設定が行われる。まず、ステップ7001に、電源制御回路203の制御により送信回路201-4の電源、電源制御回路209の制御により受信回路207-4の電源をそれぞれ投入する。ステッ

プ7002に、電源制御回路203の制御により送信回路201-1~3の電源、電源制御回路209の制御により受信回路207-1~3の電源を切断する。次に、ステップ7003に、誤り率測定器212により誤り率を測定する。ステップ7004に、伝搬検知回路223は、この誤り率が通信に十分許容できる範囲にあるか否かを判断する。十分許容できる誤り率が得られた場合、以降の通信をこの構成で行う。即ち、送信回路201-4、受信回路207-4を使用して通信を行う。誤り率が十分低くないと判断される場合、ステップ7005に、電源制御回路203の制御により送信回路201-4の電源を切断し、電源制御回路209の制御により受信回路207-4の電源を切断する。したがって、送信回路201-4と受信回路207-4は動作しない。ステップ7006に、電源制御回路203の制御により送信回路207-1~201-3の電源を投入し、電源制御回路209の制御により受信回路207-1~207-3の電源を投入し、動作可能状態にする。最後に、ステップ7007に、設定動作を行う。設定動作は、通常のMIMO技術による無線通信の設定を行うか、または第1の実施の形態およびその変形例に記載した手続きを利用して、シンボル速度や変調の多値数を決める。

- [0044] 本実施の形態では、マルチパス干渉が弱い場合、高速のD/A変換回路(DAC)、A/D変換回路(ADC)や、MIMO処理回路、時空間符号処理回路など、特に消費電力が大きい部分の電源をオフとすることができ、低消費電力化が実現できる。なお、直接変復調としてASKを用いた場合、先に述べたK. Ohataらの文献に記載された通り、60GHz帯を用いて無線での1.25Gビット/秒の伝送速度が実現されている。このとき変復調に必要な素子として高速のスイッチと検波器が必要であるが、上記回路に比べ一般に消費電力は小さい。したがって、特に広帯域通信が可能なミリ波通信においては、マルチパス干渉が弱い場合、直接変復調モードにより高速化、低消費電力化を実現できる。一方、マルチパス干渉が強い場合では、消費電力は増加するものの、マルチパス干渉による通信途絶の可能性が減少でき、ある程度の伝送速度を維持しながら通信を継続できる利点は大きい。
- [0045] 図13を参照して、第2の実施の形態の変形例を説明する。図13は、本変形例に係る無線通信機の構成を示すブロック図である。構成は、第2の実施の形態で説明した図11とほぼ等しく、符号を読み替えればよい。即ち、本無線通信機は、送信機300と

WO 2005/093982 16 PCT/JP2005/004093

受信機306と具備する。

- [0046] 送信機300は、アンテナ302-1~3と、アンテナ302-1に接続された非直接変調モードの送信回路301-1と、アンテナ302-2に接続された非直接変調モードの送信回路301-2と、非直接変調モードの送信回路301-3と、変調部324を内蔵した、直接変調モードの送信回路301-4と、電源制御回路303と、送信信号処理回路304と、制御回路319を具備する。送信回路301-3と送信回路301-4はスイッチ313を介してアンテナ302-3に接続される。送信回路301-1~3には、送信信号処理回路304を介して送信データが入力され、送信回路301-4には、送信信号処理回路304を介さずに送信データが入力される。
- [0047] 電源制御回路303は、制御回路319からの電源制御信号に基づいて、送信回路3 01-1~4に供給される電源を制御する。送信信号処理回路304は、変調の他に、 MIMO処理に関わる符号化、変調、重み付け/マッピングの少なくとも1つの機能を 備える。また、送信信号処理回路304は変調部305とシンボル速度設定部317と変 調モード設定部318を備え、変調制御信号によりシンボル速度や変調の多値数を変 更することが可能である。この送信信号処理回路304は、送信装置300に入力され たデータを変調部305によって変調して、送信信号として送信回路301-1~3に出力する。
- [0048] 受信機306は、アンテナ308-1〜3と、アンテナ308-1に接続された非直接復調モードの受信回路307-1と、アンテナ308-2に接続された非直接復調モードの受信回路307-3と、集直接復調モードの受信回路307-3と、復調部325を内蔵した、直接復調モードの受信回路307-4と、電源制御回路309と、受信信号処理回路310と、レベル検出器311と、誤り率測定器312と、伝搬検知回路323と、制御回路324とを具備する。受信回路307-3と受信回路307-4はスイッチ314を介してアンテナ308-3に接続される。電源制御回路309は、制御回路324からの電源制御信号に基づいて、受信回路307-1〜4に供給される電源を制御する。受信信号処理回路310は、復調の他に、MIMO処理に関わる復号、重み付け/デマッピングの少なくとも1つの機能を備える。受信信号処理回路310は、受信回路307-1〜3から入力される受信信号を復調部320で復調して、受信データとして出力する。また、受信信号を復調部320で復調して、受信データとして出力する。また、受信信号

処理回路310は、受信回路307-1~3から入力される受信信号に基づいてチャネル行列を推定し、出力する。レベル検出器311は、受信回路307-1~4から入力される受信レベル信号に基づいて、受信レベルを検出し、出力する。誤り率測定器312は、受信信号処理回路310と受信回路307-4から出力される受信データに基づいて、ビットエラーレートまたはフレームエラーレートを測定し、誤り率を出力する。伝搬検知回路323は受信レベル、誤り率、チャネル行列を入力し、マルチパス干渉の強弱を判定し、変調制御信号と、これと等価な伝搬状況通信信号を出力する。制御回路324は電源制御回路309に電源制御信号を出力するとともに、変調制御信号に基づきシンボル速度設定部322と復調モード設定部323にそれぞれシンボル速度、復調モードを設定する。また、伝搬状況通信信号は送信装置300の制御回路319に送られ、制御回路319はシンボル速度設定部317と変調モード設定部318にシンボル速度、変調モードをそれぞれ設定する。

- [0049] 送信回路301-4、受信回路307-4での変復調方式としては、ASK、FSK、BPS K、QPSK、DQPSKなどのいずれかを用いる。送信回路301-4は送信キャリアに 変調し、受信回路307-4は受信信号から直接データを復調する構成となる。また、 送信回路301-4、受信回路307-4で用いるシンボル速度は、非直接変復調モード の送信回路301-1~3、受信回路307-1~3に比べて高く設定する。
- [0050] 本変形例の図11の無線通信装置との相違点は、アンテナの共用にある。送信回路 301-3と送信回路301-4はスイッチ313を介してアンテナ302-3に接続される。受 信回路307-3と送信回路307-4はスイッチ314を介してアンテナ308-3に接続される。アンテナ302-3とアンテナ308-3はそれぞれ共用となっており、電源制御信 号と連動したスイッチ313、314が各々送信機300、受信機306に設けられている。
- [0051] 本変形例では、第2の実施の形態で述べたものと同様な効果が得られることに加え、アンテナを共用することで装置の小型化を図ることができる。なお、ここでの説明ではスイッチを用いたが、一般的な共用器を用いることも可能である。

[第3の実施の形態]

図14は、本発明の第3の実施の形態による無線通信機の構成を示すブロック図である。本無線通信機は、送信機400と受信機406と具備する。通常、通信は双方向

であるため、この無線通信機が複数対向して通信を行う。ここでは、送信機400と受信機406はそれぞれ対向する無線通信機の送信機と受信機である。

- [0052] 送信機400は、アンテナ402-1~3と、それぞれアンテナ402-1~3に接続された 送信回路401-1~3と、電源制御回路403と、送信信号処理回路404と、制御回路 419と、セレクタ428とを具備する。送信回路401-1~3は各々直接変調モードと非 直接変調モードの変調方式を選択できる。送信回路401-1~3は、送信信号処理 回路404を介して送信信号が、セレクタ428を介してデータ信号が入力され、どちら の信号を使用するかはセレクタ428により設定される。送信回路401-1~3は、セレクタ428を介して入力するデータ信号でキャリアを変調する変調部426-1~3をそれ ぞれ備えている。
- [0053] 電源制御回路403は、制御回路419からの電源制御信号に基づいて、送信回路4 01-1~3に供給される電源を制御する。送信信号処理回路404は変調の他に、MI MO処理に関わる符号化、変調、重み付け/マッピングの少なくとも1つの機能を備える。また、送信信号処理回路404は変調部405とシンボル速度設定部417と変調モード設定部418を備え、変調制御信号によりシンボル速度や変調の多値数を変更することが可能である。この送信信号処理回路404は、入力されたデータを変調部4 05によって変調し、送信信号として送信回路401-1~3に出力する。セレクタ428は、送信回路401-1~3へのデータの配分や、直接変調モードと非直接変調モードの変調方式を選択する機能を有する。
- [0054] 受信機406は、アンテナ408-1〜3と、それぞれアンテナ408-1〜3に接続され、各々直接復調モードと非直接復調モードを選択できる受信回路407-1〜3と、電源制御回路409と、受信信号処理回路410と、レベル検出器411と、誤り率測定器412と、セレクタ429と、伝搬検知回路423と、制御回路424とを具備する。受信回路407-1〜3は、アンテナ408-1〜3を介して入力する受信信号を復調する復調部427-1〜3をそれぞれ備えている。電源制御回路409は、制御回路424からの電源制御信号に基づいて、受信回路407-1〜3に供給される電源を制御する。受信信号処理回路410は復調の他に、復号、重み付け/デマッピングの少なくとも1つの機能を備える。受信信号処理回路410は、受信回路407-1〜3から入力された受信信号を

復調部420で復調して、受信データとして出力する。また、受信信号処理回路410 は、受信回路407-1~3から入力される受信信号に基づいてチャネル行列を推定し、出力する。レベル検出器411は、受信回路407-1~3から入力される受信レベル信号に基づいて、受信レベルを検出し、出力する。誤り率測定器412は、受信信号処理回路410とセレクタ429から出力される受信データに基づいて、ビットエラーレート、またはフレームエラーレートを測定し、誤り率を出力する。セレクタ429は、受信回路407-1~3から出力されるデータの配分や、直接復調モードと非直接復調モードの復調方式を選択する機能を有する。伝搬検知回路423は受信レベル、誤り率、チャネル行列を入力し、マルチパス干渉の強弱を判定し、変調制御信号と、これと等価な伝搬状況通信信号を出力する。制御回路424は電源制御回路409に電源制御信号を出力するとともに、変調制御信号に基づきシンボル速度設定部422と復調モード設定部423にそれぞれシンボル速度、復調モードを設定する。また、伝搬状況通信信号は送信装置400の制御回路419に送られ、制御回路419はシンボル速度設定部417と変調モード設定部418にシンボル速度、変調モードをそれぞれ設定する

- [0055] 直接変復調モードとしては、ASK、FSK、BPSK、QPSK、DQPSKなどのいずれかを用いる。送信機400では送信キャリアに変調し、受信機406では受信信号から直接データを復調する構成となる。また、シンボル速度は、非直接変調モードの送信回路、受信回路に比べて高く設定する。非直接変復調モードとしては、多値PSK、多値QAMなどのいずれか、またはこれらを1次変調としたOFDMなどを利用することができる。
- [0056] 本無線通信機では、図15に示されるように、送受信回路の設定に関わる手続きが行われる。まず、ステップ8001に、制御回路419、424により、セレクタ428を直接変調モードに、セレクタ429を直接復調モードに設定する。この状態では、通信は直接変複調モードで行われる。ステップ8002に、電源制御回路403の制御により送信回路401-1に電源を供給し、電源制御回路409の制御により受信回路407-1に電源を供給する。したがって、送信回路401-1と受信回路407-1は、通信可能な状態となる。ステップ8003に、誤り率測定器412により誤り率を測定する。伝搬検知回路42

3は、送信回路と受信回路の組み合せとこの誤り率とを対応させて記録しておく。誤り 率の測定が終了したら、電源制御回路403、409の制御により送信回路401-1と受 信回路407-1~の電源供給を停止する。ステップ8004に、伝搬検知回路423によ り、全ての送信回路と受信回路の組み合せで誤り率の測定を完了したかを判定する 。まだ測定されていない組み合せがある場合、ステップ8005に、送信回路と受信回 路の組み合せを変え、送信回路と受信回路に電源を供給して動作させる。ステップ8 003に戻り、誤り率を測定する。全ての送信回路と受信回路の組み合せの誤り率の 測定が完了した場合、ステップ8006に、伝搬検知回路423は、送信回路と受信回 路の組み合せに対応させて記録してある誤り率から、最もよい誤り率であった送信回 路と受信回路の組み合せを探す。その最もよい誤り率が通信する上で十分によい誤 り率(低い誤り率)と判断される場合、ステップ8007に、その送信回路と受信回路の 組み合せで以降の通信を行うことにする。最もよい誤り率でも、通信する上で十分に よい誤り率ではない場合、ステップ8008に、マルチパス干渉の影響が強いと制御回 路419、422は判断し、セレクタ428を非直接変調モードに、セレクタ429を非直接 復調モードに設定する。最後に、ステップ8009に、非直接変復調モードによる設定 動作を行う。設定動作では、通常のMIMO技術による無線通信の設定を行うか、ま たは第1の実施の形態およびその変形例に記載した手続きを利用して、シンボル速 度や変調の多値数を設定する。

- [0057] 本実施の形態では、送信回路と受信回路の全ての組み合せで誤り率を測定するとしたが、全ての組合せで誤り率を測定しなくてもよい。測定した誤り率で、十分良い値が得られたと判定されるときには、以降の誤り率測定をスキップし、その組合せでの通信を設定することも可能である。また、使用しない送信回路および受信回路の電源をオフとすれば、消費電力を削減することができる。
- [0058] 本実施の形態では、第2の実施の形態および変形例で述べたと同様な効果が得られる。また、送信回路と受信回路がやや複雑になるが、第2の実施の形態に比べてアンテナの数を低減できるし、第2の実施の形態の変形例に比べてスイッチが不要になる。さらに、一つのアンテナに接続される送信回路の送信増幅器や、受信回路の受信増幅器なども、一つにできる利点もある。

[第4の実施の形態]

図16は本発明の第4の実施の形態による無線通信機のブロック図である。本実施の形態による無線通信機は、図2に示された第1の実施の形態による送信機100における変調部105、シンボル速度設定部117、変調モード設定部118の代わりに複数の変調部105-1〜nとセレクタ116を備え、受信機106における復調部120、シンボル速度設定部122、変調モード設定部123の代わりに複数の復調部120-1〜nとセレクタ117を備えたものである。

[0059] 変調部105-1~nはそれぞれ相異なるシンボル速度と変調モードの組み合わせを有し、そのうちの1つの出力が制御回路119の制御によりセレクタ116によって選択される。復調部120-1~nはそれぞれ相異なるシンボル速度と復調モードの組み合わせを有し、そのうちの1つの出力が制御回路124の制御によりセレクタ117によって選択される。本実施の形態の無線通信機のその他の構成および動作は第1の実施の形態の無線通信機と同じである。

[第5の実施の形態]

図17は本発明の第5の実施の形態による無線通信機のブロック図である。本実施の形態による無線通信機は、図11に示された第2の実施の形態による送信装置200における変調部205、シンボル速度設定部217、変調モード設定部218の代わりに複数の変調部205-1~nとセレクタ216を備え、受信機206における復調部220、シンボル速度設定部222、変調モード設定部223の代わりに複数の復調部220-1~nとセレクタ217を備えたものである。

- [0060] 変調部205-1~nはそれぞれ相異なるシンボル速度と変調モードの組み合わせを有し、そのうちの1つの出力が制御回路219の制御によりセレクタ216によって選択される。復調部220-1~nはそれぞれ相異なるシンボル速度と復調モードの組み合わせを有し、そのうちの1つの出力が制御回路224の制御によりセレクタ217によって選択される。本実施の形態の無線通信機のその他の構成および動作は第2の実施の形態の無線通信機と同じである。
- [0061] 図18は本発明の第5の実施の形態による無線通信機の変形例のブロック図である。本実施の形態による無線通信機は、図13に示された第2の実施の形態の変形例

の送信機300における変調部305、シンボル速度設定部317、変調モード設定部318の代わりに複数の変調部305-1〜nとセレクタ316を備え、受信機306における復調部320、シンボル速度設定部322、変調モード設定部323の代わりに複数の復調部320-1〜nとセレクタ317を備えたものである。

[0062] 変調部305-1~nはそれぞれ相異なるシンボル速度と変調モードの組み合わせを有し、そのうちの1つの出力が制御回路319の制御によりセレクタ316によって選択される。復調部320-1~nはそれぞれ相異なるシンボル速度と復調モードの組み合わせを有し、そのうちの1つの出力が制御回路324の制御によりセレクタ317によって選択される。本変形例の無線通信機のその他の構成および動作は第2の実施の形態の変形例の無線通信機と同じである。

[第6の実施の形態]

図19は本発明の第6の実施の形態による無線通信機のブロック図である。本実施の形態による無線通信機は、図14に示された第3の実施の形態による送信機400における変調部405、シンボル速度設定部417、変調モード設定部418の代わりに複数の変調部405-1〜nとセレクタ416を備え、受信機406における復調部420、シンボル速度設定部422、変調モード設定部423の代わりに複数の復調部420-1〜nとセレクタ417を備えたものである。

- [0063] 変調部405-1~nはそれぞれ相異なるシンボル速度と変調モードの組み合わせを有し、そのうちの1つの出力が制御回路419の制御によりセレクタ416によって選択される。復調部420-1~nはそれぞれ相異なるシンボル速度と復調モードの組み合わせを有し、そのうちの1つの出力が制御回路424の制御によりセレクタ417によって選択される。本実施の形態の無線通信機のその他の構成および動作は第3の実施の形態の無線通信機と同じである。
- [0064] 以上のように、MIMOシステムにおいて、マルチパス干渉の影響等、信号伝搬の 状態を検知し、シンボル速度を変更することにより高速な無線通信を行い、また消費 電力を削減する機能を有する無線通信装置を提供することができる。
- [0065] 以上に述べた実施の形態で示したブロック図では、説明上対向する無線通信機が それぞれ送信機、受信機を備えるものを記載したが、通常、無線通信機は送信機と

受信機を両方備える。その場合、送受信機のアンテナは共用器またはスイッチで共通化することが可能である。また、送信信号/受信信号処理回路には、データのシリアルーパラレル変換(またはその逆変換)の機能が備えられているが、この機能には外部にあってもよく、さらにデータがパラレルであればそのものを扱ってもよい。また上記の実施の形態には誤り率測定器を記載しているが、これはハードウェアで構成しなくとも、代わりにソフトウェアなどで誤り率、再送率、または誤り率と相関する指標が検出できればよい。ここで記載した複数の伝搬検知部、即ちレベル検知器、誤り率測定器、チャネル行列出力の機能などは必要に応じて設けられるもので、すべてを具備する必要はない。さらに、ここで具体的な記載はしていないが、通常のMIMO技術で得られる空間多重による伝送容量の増大、時空間符号化による空間ダイバーシチー効果、独立した空間伝送路の情報を利用した送信機間の最適な電力配分などは本実施の形態にも適用することができる。また、すべての実施の形態では、説明のため送受信機がそれぞれ3つまたは4つの場合についてのみ記載したが、この数については複数であればよく、特に限定されるものではない。

請求の範囲

[1] 送信RF信号に基づいて電波を発射する複数の送信アンテナと、

複数の送信信号に基づいて前記複数の送信アンテナの各々に前記送信RF信号を供給する複数の送信回路手段と、

変調手段を備え、入力された送信データを前記変調手段で変調して前記複数の送信信号を生成し、前記送信回路手段に出力する送信信号処理手段と、

を含む送信機と、

前記送信装置から電波を感受して受信RF信号を出力する複数の受信アンテナと、 前記複数の受信アンテナの各々から入力される前記受信RF信号に基づいて受信 信号を出力する複数の受信回路手段と、

復調手段を備え、前記各受信回路手段から出力された受信信号を前記復調手段 で復調して受信データを生成する受信信号処理手段と、

を含む受信機と

前記電波の伝搬状態を検知する伝搬検知手段と、

検知された伝搬状態に基づいて、複数のシンボル速度の中から使用するシンボル 速度を選択し、前記変調手段と前記復調手段に設定するシンボル速度設定手段と を有する無線通信機。

[2] 送信RF信号に基づいて電波を発射する複数の送信アンテナと、

複数の送信信号に基づいて前記複数の送信アンテナの各々に前記送信RF信号を供給する複数の送信回路手段と、

相異シンボル速度を有する複数の変調手段を備え、入力された送信データを、前記複数の変調手段の中から選択された変調手段で変調して前記複数の送信信号を 生成し、前記送信回路手段に出力する送信信号処理手段と、

を含む送信機と、

電波を感受して受信RF信号を出力する複数のアンテナと、

前記複数の受信アンテナの各々から入力される前記受信RF信号に基づいて受信 信号を出力する複数の受信回路手段と、

相異シンボル速度を有する複数の復調手段を備え、前記各受信回路手段から入

力された受信信号を、前記複数の復調手段の中から選択された復調手段で復調して受信データを生成する受信信号処理手段と、

を含む受信機と、

前記電波の伝搬状態を検知する伝搬検知手段と、

検知された伝搬状態に基づいて、前記複数の変調手段と前記複数の復調手段からそれぞれ各1つの変調手段と復調手段を選択する変調手段/復調手段選択手段と を有する無線通信機。

- [3] 前記伝搬検知手段は、受信電力、伝送誤り率、再送率、空間多重方式におけるチャネル行列推定のうち少なくとも1つにより前記電波の伝搬状態を検知する、請求項1に記載の無線通信機。
- [4] 前記伝搬検知手段は、受信電力、伝送誤り率、再送率、空間多重方式におけるチャネル行列推定のうち少なくとも1つにより前記電波の伝搬状態を検知する、請求項2に記載の無線通信機。
- [5] 前記伝搬検知手段によって検知された前記電波の伝搬状態からマルチパス干渉の強弱を判定し、前記マルチパス干渉が弱いと判定した場合、速いシンボル速度を、前記マルチパス干渉が強いと判定した場合、遅いシンボル速度を、前記変調手段および復調手段に設定するように前記シンボル速度設定手段に指示する制御手段をさらに有する、請求項3に記載の無線通信機。
- [6] 前記伝搬検知手段によって検知された前記電波の伝搬状態からマルチパス干渉の強弱を判定し、前記マルチパス干渉が弱いと判定した場合、速いシンボル速度の変調手段および復調手段を選択するように、前記マルチパス干渉が強いと判定した場合、遅いシンボル速度の変調手段および復調手段を選択するように前記変調手段/復調手段選択手段に指示する制御手段をさらに有する、請求項4に記載の無線通信機。
- [7] 前記速いシンボル速度が設定される場合、前記変調手段と前記復調手段の変復調の多値数を下げ、前記遅いシンボル速度が設定される場合、前記変調手段と前記復調手段の変復調の多値数を上げる手段をさらに有する、請求項5に記載の無線通信機。

- [8] 前記速いシンボル速度が選択される場合、前記変調手段と前記復調手段の変復調の多値数を下げ、前記遅いシンボル速度が選択される場合、前記変調手段と前記復調手段の変復調の多値数を上げる手段をさらに有する、請求項6に記載の無線通信機。
- [9] 前記送信信号処理手段と前記受信信号処理手段は、前記速いシンボル速度が設定される場合、各々使用する前記送信回路手段の数、使用する前記受信回路手段の数を削減し、前記遅いシンボル速度が設定される場合、各々使用する前記送信回路手段の数、使用する前記受信回路手段の数を増加させる、請求項5または7に記載の無線通信機。
- [10] 前記送信信号処理手段と前記受信信号処理手段は、前記速いシンボル速度が選択される場合、各々使用する前記送信回路の数、使用する前記受信回路の数を削減し、前記遅いシンボル速度が選択される場合、各々使用する前記送信回路の数、使用する前記受信回路の数を増加させる、請求項6または8に記載の無線通信機。
- [11] 前記制御手段は、前記送信信号処理手段と前記受信信号処理手段の各々に、前記マルチパス干渉が弱いと判定した場合、前記複数の送信回路手段のうちの1つと、前記複数の受信回路手段のうちの1つとを使用するように指示し、前記マルチパス干渉が強いと判定した場合、前記複数の送信回路手段と、前記複数の受信回路手段とを使用するように指示する、請求項3から10のいずれかに記載の無線通信機。
- [12] 前記変調手段は、前記送信データを直接送信キャリアに変調する直接変調モードと、信号処理を施した後に変調する非直接変調モードとを含む変調モードを有し、前記復調手段は、前記受信信号を復調して直接前記受信データを生成する直接復調モードと、復調した後に前記信号処理を施して前記受信データを生成する非直接復調モードとを含む復調モードを有し、前記変調モードと前記復調モードを選択して設定する変復調モード設定手段をさらに備える、請求項1から11のいずれかに記載の無線通信機。
- [13] 前記制御手段は、前記変調手段と前記復調手段の各々に、前記マルチパス干渉 が弱いと判定した場合、前記直接変調モード/前記直接復調モードを使用するよう に指示し、前記マルチパス干渉が強いと判定した場合、前記非直接変調モード/前

前記制御手段は、前記変調手段と前記復調手段の各々に、前記マルチパス干渉が弱いと判定した場合、ASK、BPSK、FSK、QPSK、DQPSKのいずれかの変復調調方式を選択して、前記複数の送信回路手段のうちの1つ、前記複数の受信回路

記非直接復調モードを使用するように指示する、 請求項12に記載の無線通信機。

合、多相PSK、多値QAMのいずれかの変復調方式を選択して、前記複数の送信

手段のうちの1つを使用するように指示し、前記マルチパス干渉が強いと判定した場

回路手段、前記複数の受信回路手段を使用するように指示して空間多重通信する、

請求項11から13のいずれかに記載の無線通信機。

[14]

- [15] 前記複数の送信回路手段と前記複数の受信回路手段の各々への電源供給を制御する電源制御手段をさらに備え、前記電源制御手段は、使用されない前記送信回路手段と前記受信回路手段の電源の供給を停止する、請求項9から11、14のいずれかに記載の無線通信機。
- [16] 前記送信アンテナと前記受信アンテナとは共用される、請求項1から請求項15のいずれかに記載の無線通信機。
- [17] 前記電波の周波数は10GHz以上である、請求項1から請求項16のいずれかに記載の無線通信機。
- [18] 送信RF信号に基づいて電波を発射する複数の送信アンテナと、

複数の送信信号に基づいて前記複数の送信アンテナの各々に前記送信RF信号を供給する複数の送信回路手段と、

変調手段を備え、入力された送信データを前記変調手段で変調して前記複数の送信信号を生成し、前記送信回路手段に出力する送信信号処理手段と、

前記電波の検知された伝搬状態に基づいて、複数のシンボル速度の中から使用するシンボル速度を選択し、前記変調手段に設定するシンボル速度設定手段とを含む無線送信機。

[19] 無線送信機から電波を感受して受信RF信号を出力する複数の受信アンテナと、 前記複数の受信アンテナの各々から入力される前記受信RF信号に基づいて受信 信号を出力する複数の受信回路手段と、

復調手段を備え、前記各受信回路手段から出力された受信信号を前記復調手段

で復調して受信データを生成する受信信号処理手段と、

前記電波の検知された伝搬状態に基づいて、複数のシンボル速度の中から使用するシンボル速度を選択し、前記復調手段に設定するシンボル速度設定手段とを有する無線受信機。

[20] 送信RF信号に基づいて電波を発射する複数の送信アンテナと、

複数の送信信号に基づいて前記複数の送信アンテナの各々に前記送信RF信号を供給する複数の送信回路手段と、

相異シンボル速度を有する複数の変調手段を備え、入力された送信データを、前記複数の変調手段の中から選択された変調手段で変調して前記複数の送信信号を 生成し、前記送信回路手段に出力する送信信号処理手段と、

前記電波の検知された伝搬状態に基づいて、前記複数の変調手段の中から使用する変調手段を選択する変調手段選択手段と

を含む無線送信機。

[21] 電波を感受して受信RF信号を出力する複数のアンテナと、

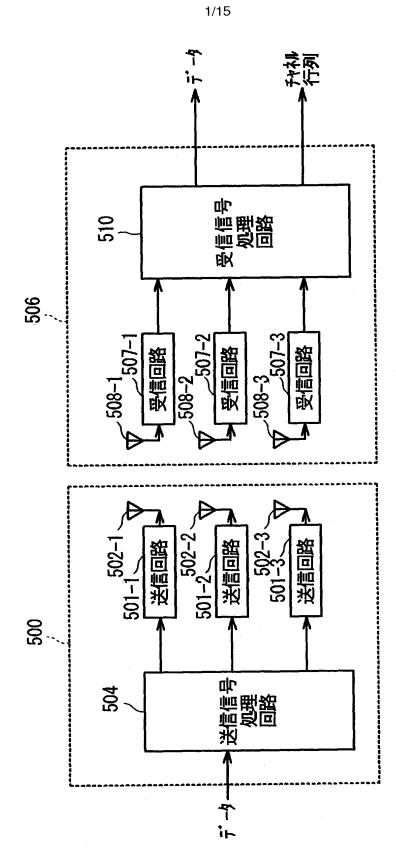
前記複数の受信アンテナの各々から入力される前記受信RF信号に基づいて受信信号を出力する複数の受信回路手段と、

相異シンボル速度を有する複数の復調手段を備え、前記各受信回路手段から入力された受信信号を、前記複数の復調手段の中から選択された復調手段で復調して受信データを生成する受信信号処理手段と、

前記電波の検知された伝搬状態に基づいて、前記複数の復調手段の中から使用 する復調手段を選択する復調手段選択手段と

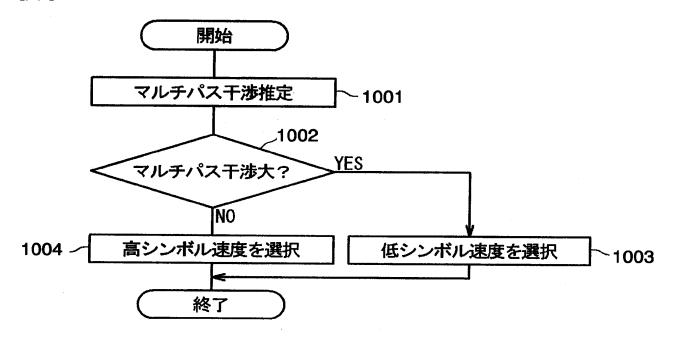
を含む無線受信機。



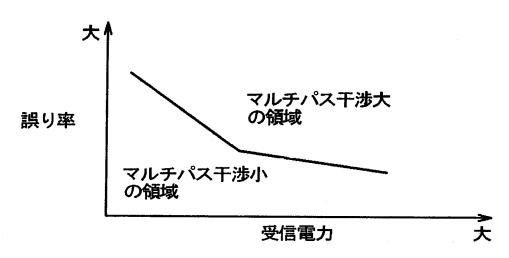


差 替 え 用 紙 (規則26)

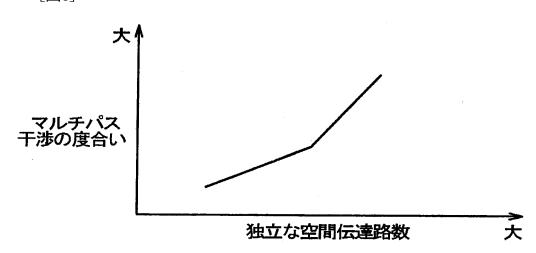
[図3]



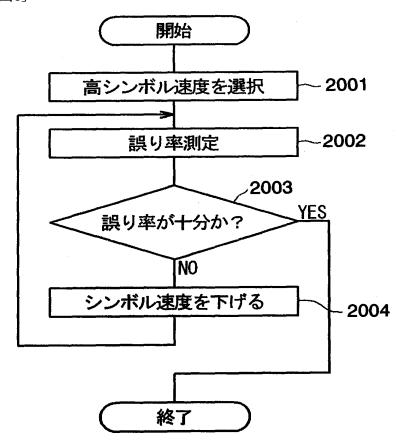
[図4]



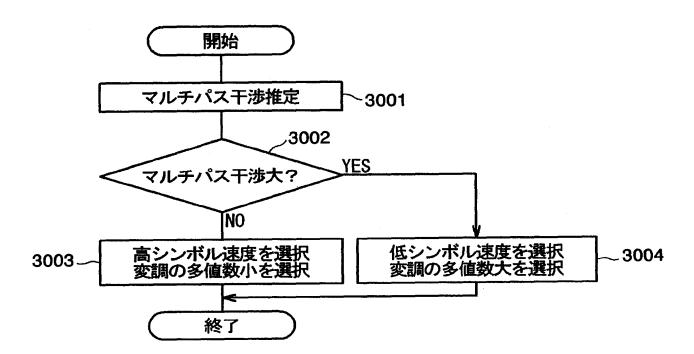
[図5]



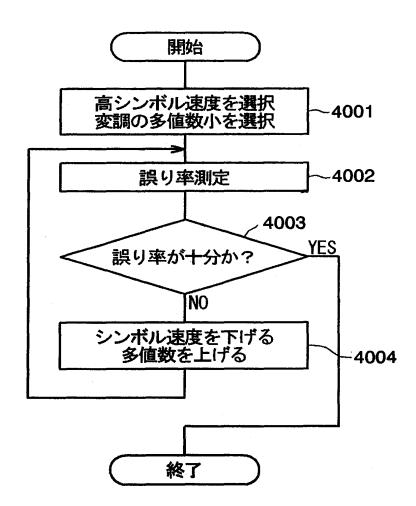
[図6]



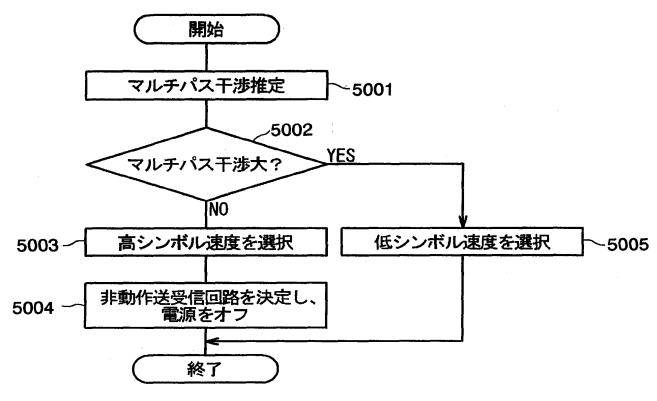
[図7]



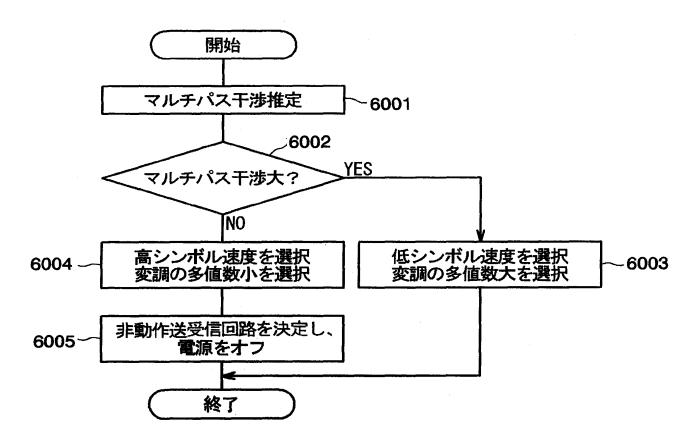
[図8]

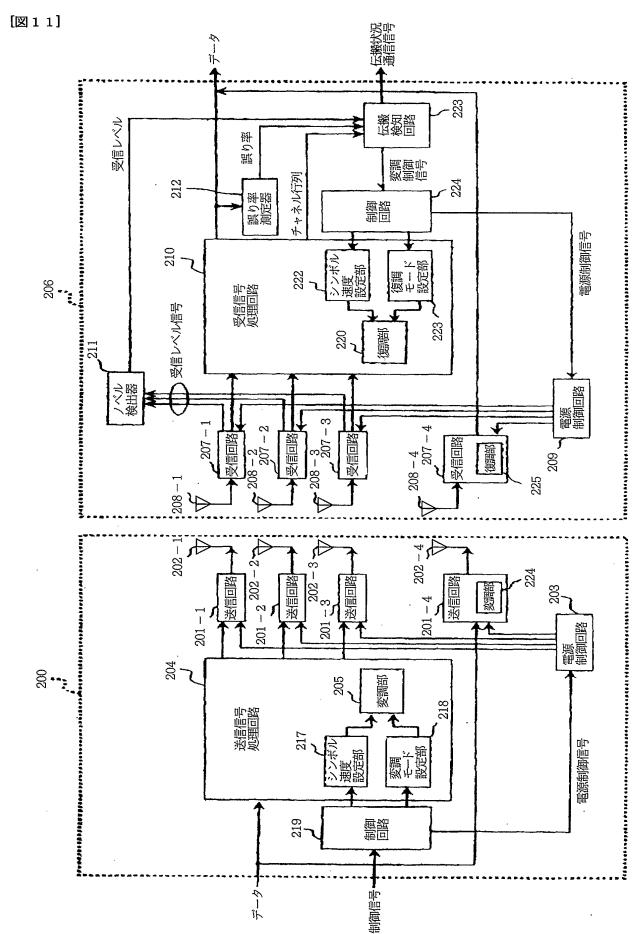


[図9]



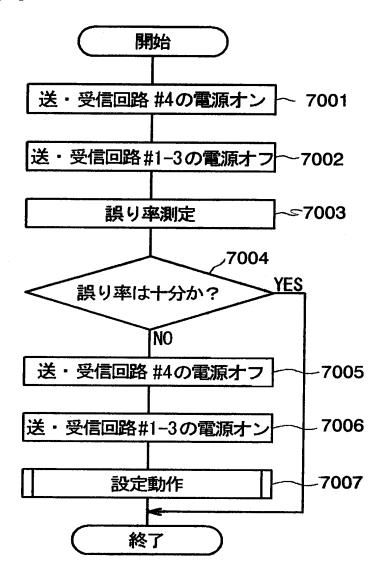
[図10]

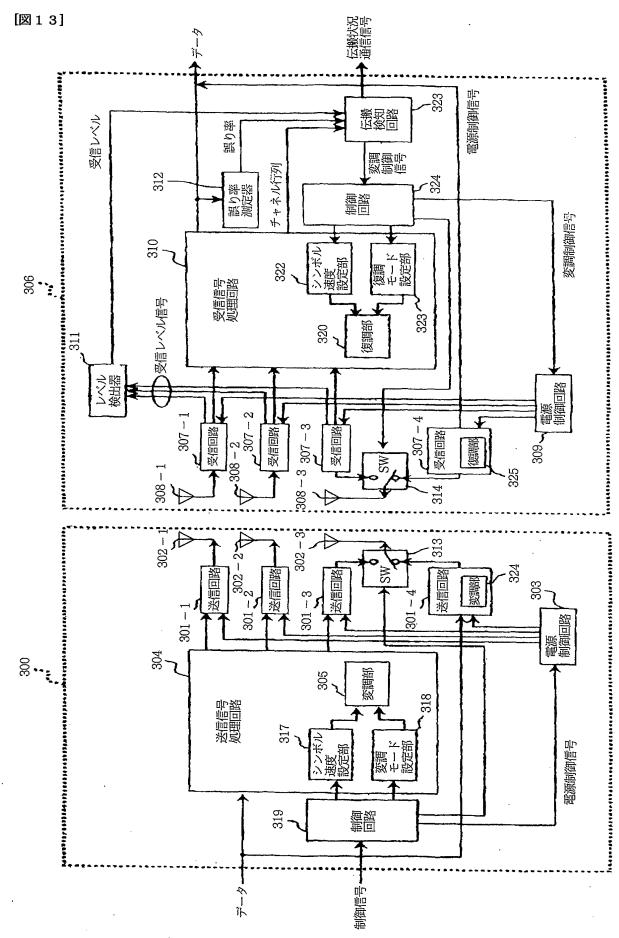




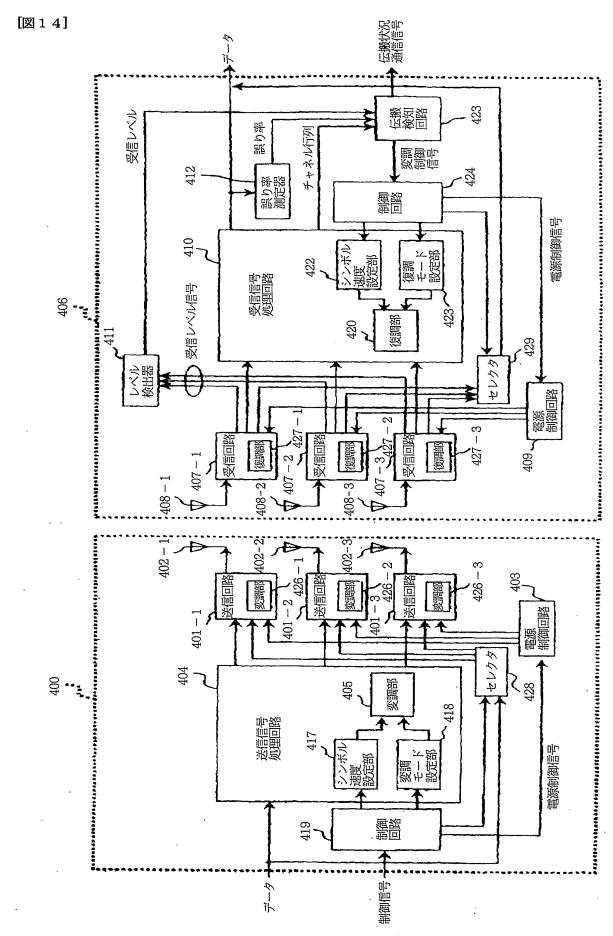
差 替 え 用 紙 (規則26)

[図12]



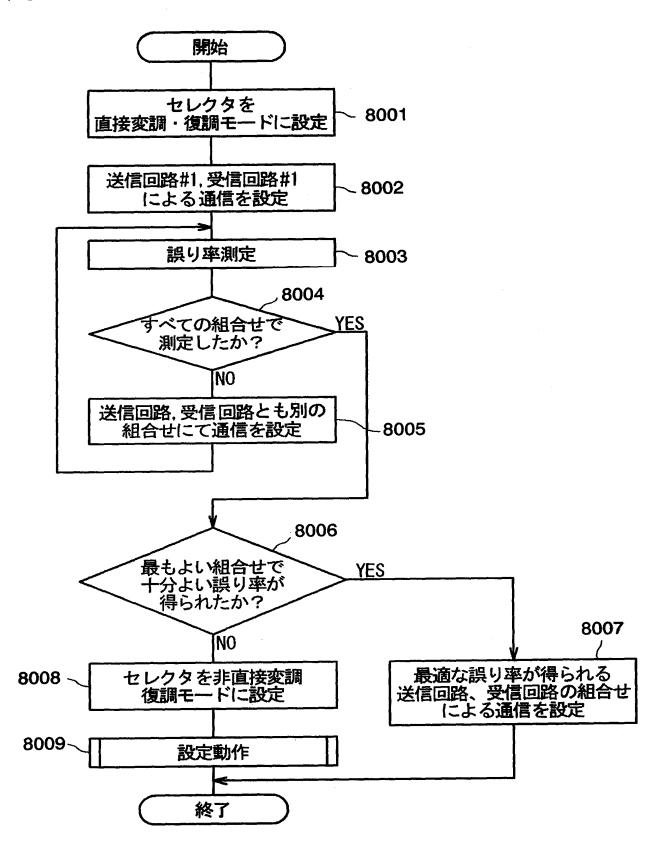


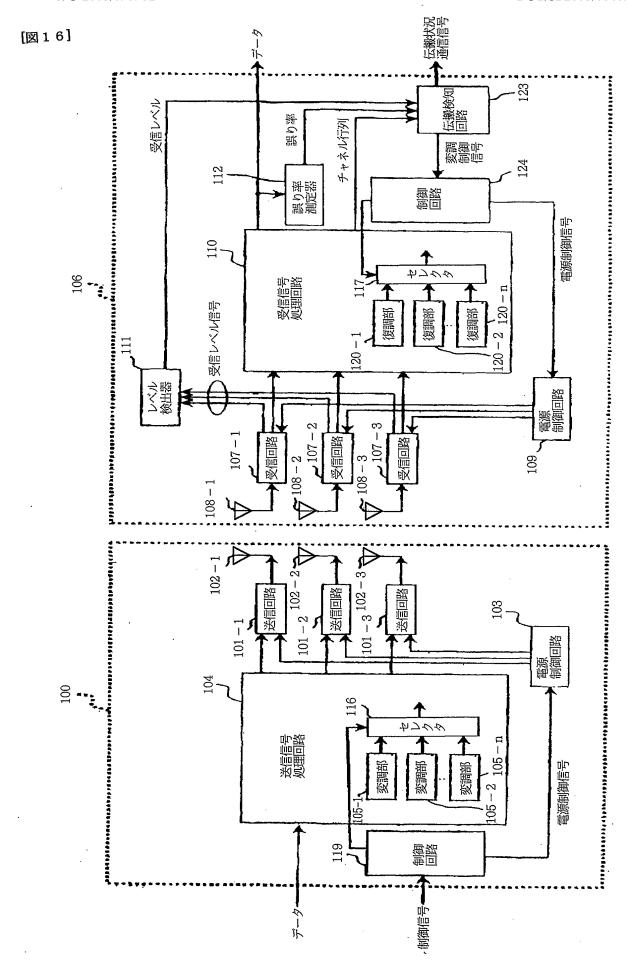
差 替 え 用 紙 (規則26)



差 替 え 用 紙 (規則26)

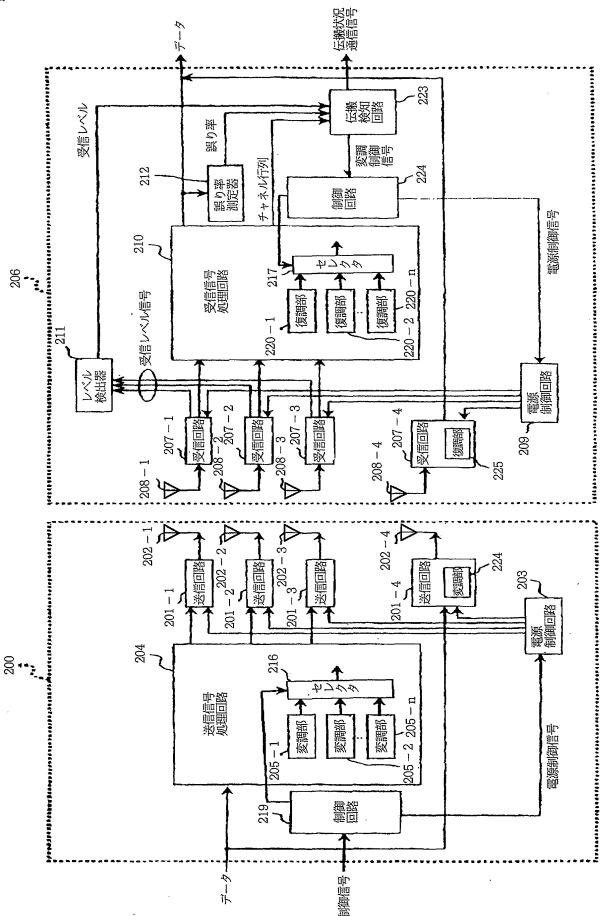
[図15]



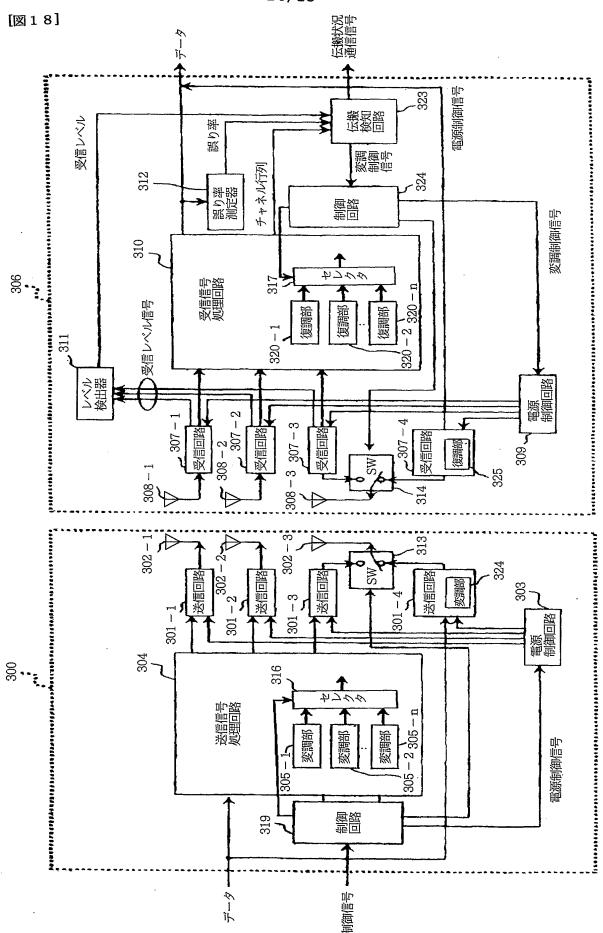


差 替 え 用 紙 (規則26)

[図17]

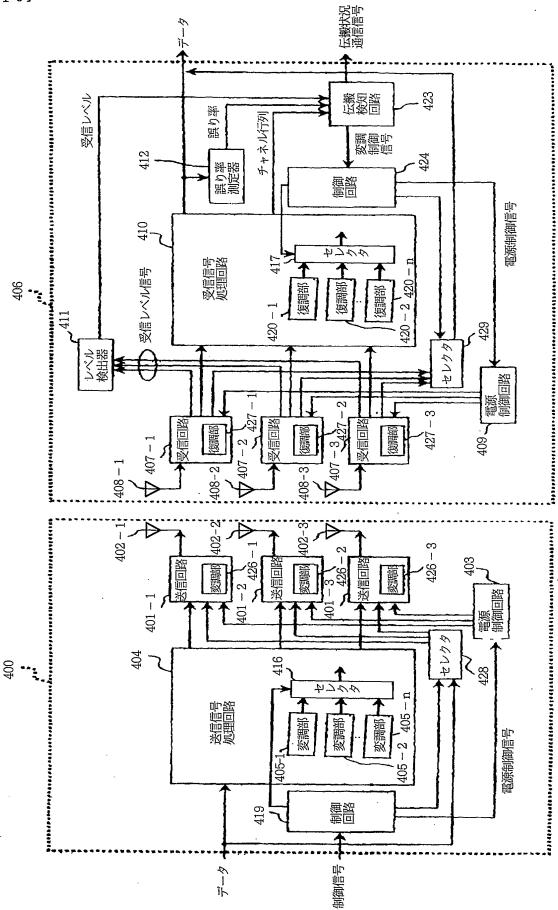


差替え用紙(規則26)



差替え用紙(規則26)

[図19]



差 替 え 用 紙 (規則26)

INTERNATIONAL SEARCH REPORT

International application No.

		PCT/JP2	1005/004093		
A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H04J15/00, H04B7/04, 7/06					
According to Inte	ernational Patent Classification (IPC) or to both nationa	l classification and IPC			
B. FIELDS SE					
Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H04J15/00, H04B7/04, 7/06					
Jitsuyo Kokai Ji	itsuyo Shinan Koho 1971-2005 To	tsuyo Shinan Toroku Koho roku Jitsuyo Shinan Koho	1996-2005 1994-2005		
Electronic data b	ase consulted during the international search (name of d	lata base and, where practicable, search te	erms used)		
C. DOCUMEN	ITS CONSIDERED TO BE RELEVANT				
Category*	Citation of document, with indication, where ap	propriate, of the relevant passages	Relevant to claim No.		
Y A	Jun HIZAMOTO, Kazuo MORI, Hid "MIMO Channel ni okeru Tekio SDM-OFDM System", The Institu Information and Communication Kenkyu Hokoku, 16 May, 2003 (No.66, pages 75 to 82	Hencho o Mochiita ite of Electronics, i Engineers Gijutsu	1-6,12,16-21 7-11,13-15		
Y A	JP 10-303849 A (Lucent Techn 13 November, 1998 (13.11.98), Par. Nos. [0017], [0018] & EP 869647 A2 & EP & US 6175550 B1		1-6,12,16-21 7-11,13-15		
× Further do	cuments are listed in the continuation of Box C.	See patent family annex.			
"A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is		date and not in conflict with the applic the principle or theory underlying the i. "X" document of particular relevance; the considered novel or cannot be consisted when the document is taken alone "Y" document of particular relevance; the considered to involve an inventive combined with one or more other such being obvious to a person skilled in the "&" document member of the same patent if Date of mailing of the international sear	ater document published after the international filing date or priority ate and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive tep when the document is taken alone document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family of mailing of the international search report 28 June, 2005 (28.06.05)		
Name and mailing address of the ISA/		Authorized officer			
Japanese Patent Office					
Facsimile No.		Telephone No.			

INTERNATIONAL SEARCH REPORT

International application No. PCT/JP2005/004093

C (Continuation) Category* A	Citation of document, with indication, where appropriate, of the relevant passages Osamu NIIDA, Toshinori SUZUKI, Yoshio TAKEUCHI,	Relevant to claim No
		Relevant to claim No.
A	Osamu NIIDA. Toshinori SUZUKI. Yoshio TAKEUCHI.	
	"Jikukan Burokku Fugo Gyoretsu o Mochiita Tekio Hencho", The Institute of Electronics, Information and Communication Engineers Gijutsu Kenkyu Hokoku, 27 February, 2002 (27.02.02), Vol.101, No.682, pages 31 to 36	12
A	WO 2002/093779 A2 (QUALCOMMINCORPORATED), 21 November, 2002 (21.11.02), Fig. 3 & US 2003/0048856 A1 & EP 1389366 A2 & KR 2003094420 A & AU 2002259221 A1 & TW 576032 A & BR 200209640 A & JP 2004-535105 A	16

A. 発明の属する分野の分類(国際特許分類(IPC)) Int.Cl.7 H04J15/00, H04B7/04, 7/06

B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int.Cl.⁷ H04J15/00, H04B7/04, 7/06

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2005年

日本国実用新案登録公報

1996-2005年

日本国登録実用新案公報

1994-2005年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

し、				
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号		
Y	膝元潤,森香津夫,小林英雄,"MIMOチャンネルにおける適応変調を用いたSDM-OFDMシステム",電子情報通信学会技術研究	1-6, 12, 16-21		
Α ΄	報告, 2003.05.16, Vol. 103, No. 66, pp. 75-82	7-11, 13-15		
Y	JP 10-303849 A(ルーセント テクノロジーズ インコーポレイテ ッド)1998. 11. 13,第 0017 段落,第 0018 段落	1-6, 12, 16-21		
A	& EP 869647 A2 & EP 869647 B1 & US 6175550 B1	7–11, 13–15		

▼ C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用す る文献(理由を付す)
- 「O」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

- 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日

26.05.2005

国際調査報告の発送日

28. 6. 2005

国際調査機関の名称及びあて先

日本国特許庁(ISA/JP)

郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 特許庁審査官(権限のある職員)

5K 9647

高野 洋

電話番号 03-3581-1101 内線 3556

□ (統合) 別地文級の 別用文献名 及U 部の箇所が関連するときは、その関連する箇所の表示 別末文の範囲の番号 新井田総、鈴木利則、武内良男、"時空間プロック符号行列を用いた 適応変調" 電子情報通信学会技術研究報告、2002.02.27, Vol. 101, No. 682, pp. 31–36 A WO 2002/093779 A2(QUALCOMMINCORPORATED)2002. 11. 21, FIG. 3 & US 2003/0048856 A1 & FP 1389366 A2 & KR 2003094420 A & AU 2002259221 A1 & TW 576032 A & BR 200209640 A & JP 2004-535105 A		国际预宜牧口	国际口願畬号 PCI/ JP20	00/004033		
カテゴリー*引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示請求の範囲の番号A新井田統,鈴木利則,武内良男,"時空間ブロック符号行列を用いた 適応変調",電子情報通信学会技術研究報告,2002.02.27, Vol.101, No.682, pp.31-3612AWO 2002/093779 A2 (QUALCOMMINCORPORATED) 2002.11.21, FIG.3 & US 2003/0048856 A1 & EP 1389366 A2 & KR 2003094420 A & AU 2002259221 A1 & TW 576032 A & BR 200209640 A & JP 2004-53510516						
適応変調",電子情報通信学会技術研究報告,2002.02.27, Vol. 101, No. 682, pp. 31-36 WO 2002/093779 A2 (QUALCOMMINCORPORATED) 2002.11.21, FIG. 3 & US 2003/0048856 A1 & EP 1389366 A2 & KR 2003094420 A & AU 2002259221 A1 & TW 576032 A & BR 200209640 A & JP 2004-535105		引用文献名 及び一部の箇所が関連するときに	は、その関連する箇所の表示	関連する 請求の範囲の番号		
& US 2003/0048856 A1 & EP 1389366 A2 & KR 2003094420 A & AU 2002259221 A1 & TW 576032 A & BR 200209640 A & JP 2004-535105	A	適応変調",電子情報通信学会技術研究報		12		
	A	& US 2003/0048856 A1 & EP 1389366 A2 & KR 2003094420 A & AU 2002259221 A1 & TW 576032 A & BR 200209640 A & JP 2004-535105		16		
		-				
	·					